

Prof. Dr.-Ing. Volker Hinrichsen

geb. 26. Juli 1954 in Westerland/Sylt

Studium

- 1982 Abschluss "Dipl.-Ing." Elektrotechnik an der TU Berlin (Hochspannungstechnik, Starkstromanlagen, Elektronik, Elektrische Messtechnik)
- 1990 Promotion zum "Dr.-Ing." mit der Dissertation "Simulation des elektrischen und thermischen Verhaltens von funkenstreckenlosen Metalloxid-Ableitern bei Betrieb an Wechselspannung"



Beruflicher Werdegang

- 1982 – 1989 Wissenschaftlicher Mitarbeiter mit Lehraufgaben am Institut für Hochspannungstechnik und Starkstromanlagen der TU Berlin (Prof. Peiser)
- 1989 – 1992 Versuchsfeld-Ingenieur, Siemens AG, PTD H, Hochspannungsversuchsfelder, Schaltwerk Hochspannung, Berlin
- 1992 – 2001 Entwicklungsleiter für Überspannungsableiter, Siemens PTD H, Berlin
- August 2001- Universitätsprofessor (C4), TU Darmstadt, Fachbereich 18 "Elektrotechnik und Informationstechnik", Leiter des Fachgebiets Hochspannungstechnik

Forschungsschwerpunkte

- Blitz- und Überspannungsschutz in elektrischen Energieversorgungsnetzen (Blitzfangsysteme, Blitzschutzerdungssysteme, Überspannungsableiter, Energieaufnahmevermögen und elektrische Alterung von MO-Varistoren)
- Neue Isolier- und Feldsteuermaterialien in der Hochspannungs- und Hochfeldtechnik (Einsatz von funktionalen Füllern, Gleichspannungsisoliersysteme)
- Hochspannungs-Leistungsschalter (Schaltvermögen von Vakuum-Schaltern, kapazitives Schalten, Diagnoseverfahren, Schalten in Hochtemperatur-Supraleitungs-Systemen, Hochspannungs-Gleichstromschalten)
- Neue Sensoren, Diagnoseverfahren und Zustandsbewertung von Geräten und Anlagen in der elektrischen Energieversorgung (Oberflächenwellen-Sensoren, Lichtbogenrotationsmessung an Vakuumschaltröhren, Feldemissionsstrommessung an Vakuumschaltern)
- Hochspannungs- und Hochstrom-Prüf- und Messtechnik (Einsatz von Leistungshalbleitern)

Normungsarbeit

IEC (International Electrotechnical Commission), Technical Committee TC37

- TC 37 ("Surge Arresters"): Chairman
- TC 37 MT 4 ("Surge Arresters", verantwortlich für alle Hochspannungsableiter-Prüfvorschriften): Convenor
- TC 37 MT 10 ("Arrester Application Guide"): Mitglied

- TC 28 MT 9 ("Insulation Co-ordination – Application Guide"): Mitglied
- „IEC1906 Award“, 2007

IEEE/SPDC (IEEE Surge Protective Device committee)

- WG 3.3.11 ("Continuous Revision of Arrester Standard C62.11"): Mitglied
- WG 3.3.13 ("Arrester Characterization and Testing"): Mitglied
- WG 3.4.14 ("Revision of Arrester Application Guide C62.22"): Mitglied

DKE/VDE

- K 441 ("Überspannungsableiter"): Obmann
- K 183 ("Bewertung und Qualifizierung von elektrischen Isolierstoffen und Isoliersystemen"): Mitglied
- K 451 ("Isolatoren"): Ständiger Gast
- K 122 ("Isolationskoordination"): Mitglied
- AK 124.0.3 ("Hochstromprüftechnik"): Mitglied
- Auszeichnung „DKE-Nadel“, 2012

Weitere Aktivitäten

- DAK Cigré SC A3 (Deutscher Arbeitskreis) "High Voltage Equipment": Mitglied
- Cigré WG D1.56 ("Field grading in electrical insulation systems"): Convenor
- Cigré WG C4.39 ("Effectiveness of line surge arresters for lightning protection of overhead transmission lines"): Mitglied
- Cigré WG D1.58 ("Evaluation of dynamic hydrophobicity of polymeric insulating materials under AC and DC voltage stress"): Member
- Cigré JWG D1/B3.57 („Dielectric Testing of gas-insulated HVDC systems“): Member
- VDV (Verband Deutscher Verkehrsunternehmen): "Ausschuss für Elektrische Energieanlagen": Mitglied
- VDV Arbeitsgruppe "Überspannungsschutz für Gleichstrombahnen": Mitglied
- FE/ZVEI (Forschungsvereinigung Elektrotechnik im Zentralverband Elektrotechnik- und Elektronikindustrie e.V.): Vorsitzender
- FE/ZVEI: Mitglied der Forschungsgemeinschaft "Werkstoffe"
- ETG im VDE (Energietechnische Gesellschaft): stellvertretender Vorsitzender 2011-2013
- ETG im VDE: Fachbereich Q2 „Werkstoffe, Isoliersysteme und Diagnostik“: Mitglied
- TU Darmstadt Energy Center: Gründungsmitglied (im ersten Vorstand) und Mitglied im Team Elektrotechnik und Informationstechnik
- FTEI (Fakultätentag Elektrotechnik und Informationstechnik e.V.): 1. Vorsitzender von Mai 2004 bis Mai 2006, 2. stv. Vorsitzender von Mai 2006 bis Mai 2007, seit Mai 2007: Leiter Referat Finanzen
- Dekan des Fachbereichs 18 "Elektrotechnik und Informationstechnik" der TU Darmstadt von 2006 bis 2008
- Gewähltes Mitglied des Senats der TU Darmstadt von 2012 bis 2017

Veröffentlichungen und Patente

- ca. 210 Veröffentlichungen und eine Monografie über Überspannungsableiter, zzt. in der 3. Auflage (veröffentlicht in mehreren Sprachen)
- 17 Patente